

臺北市立內湖高工 111 學年度第 2 學期 控制科 教學活動預定進度表

課程名稱		可程式邏輯設計實習					教學目標	1. 熟悉 Quartus II 軟體介面及操作 2. 練習在麵包板上佈置數位邏輯電路 3. 利用 Quartus II 軟體輔助設計數位邏輯電路 4. 熟悉 CPLD 平台之應用							
每週時數		3	教材	可程式邏輯設計實習				出版社	全華	班級	控二忠、孝	教師	劉豐銘、林琮閔		
議題代號		1. 人權暨道德法治教育 2. 生命教育 3. 全國法規資料庫 4. 多元文化 5. 性別平等 6. 家庭教育 7. 家暴防治與性侵、性騷防治教育 8. 環境教育 9. 職業安全衛生 10. 愛滋病、性教育 11. 防災教育 12. 勞動權益、勞動法制 13. 資訊素養議題													
月	週次	日	一	二	三	四	五	六	預 定 進 度			○作業 ◎小考	* 資訊 融入	議題 融入	重 要 紀 事
2 月	預備	5	6	7	8	9	10	11							10 日 寒假結束
	一	12	13	14	15	16	17	18	工場安全及數位電子乙級子版焊接						13 日 開學、 寒假 作業測驗 18 日 228連假(補2/27)
	二	19	20	21	22	23	24	25	數位電子乙級子版焊接						
	三	26	27	28	1	2	3	4	開關電路、基本邏輯閘電路						4日 學校日
3 月	四	5	6	7	8	9	10	11	基本邏輯閘電路						6日 課輔班開始
	五	12	13	14	15	16	17	18	組合邏輯電路						13 日 重修班開始 14-15 日 第四次高三成就測驗
	六	19	20	21	22	23	24	25	第摩根定理、卡諾圖化簡						20-21 日 第一次定期評量
	七	26	27	28	29	30	31	1	加、減法電路						27-31 日 第一次作業抽查
4 月	八	2	3	4	5	6	7	8	清明節						
	九	9	10	11	12	13	14	15	Quartus II 軟體介紹						10-11 日 第五次高三成就測驗
	十	16	17	18	19	20	21	22	CPLD 繪圖編輯操作(基本邏輯閘練習)						○○
	十一	23	24	25	26	27	28	29	CPLD 繪圖編輯操作(加減法器)						24-28 日 實習作業抽查 28 日 校內學科競賽 29-30 日 統測
	十二	30	1	2	3	4	5	6	CPLD 燒錄操作(基本邏輯閘練習)						1-2 日 畢業考
5 月	十三	7	8	9	10	11	12	13	第二次成績考查						8-10 第二次定期評量
	十四	14	15	16	17	18	19	20	CPLD 組合邏輯電路設計(一)						○○
	十五	21	22	23	24	25	26	27	CPLD 組合邏輯電路設計(二)						
	十六	28	29	30	31	1	2	3	CPLD 循序邏輯電路設計(一)						5/29-6/2 第二次作業抽查 6/1 畢業典禮
6 月	十七	4	5	6	7	8	9	10	實習期末考						6-9 日 週記抽查
	十八	11	12	13	14	15	16	17	期末補考						16 日 課輔班結束
	十九	18	19	20	21	22	23	24							20-21 日 高二期末定期評量
	二十	25	26	27	28	29	30	1							27-29 日 高一期末定期評量
教學 要求	1. 課前勤預習。 2. 上課認真聽講、不瞌睡。 3. 背練習、多嘗試不怕失敗、勇於發問。 4. 課後多接觸並按時繳交作業。					評量 方法	1. 作業。 2. 平時考。 3. 定期考。 4. 學習態度與參與感				親師 配合	1. 家長配合本學科教學要求提醒子弟注意並完成作業。 2. 鼓勵子弟多發問求甚解，多閱讀上課教材或上網搜尋相關資訊。 3. 有問題或疑難請與老師聯絡。			

